

CIRCUITS DÉDIÉS

UNE JOURNÉE TECHNIQUE
"SIP OU SOC" LE 30 MAI
À GRENOBLE

Imaps France organise, en coopération avec Minatec, une journée technique intitulée "SIP ou SOC, un véritable challenge" qui se tiendra le mardi 30 mai à Grenoble. Conférences et visites d'entreprises seront au programme pour permettre aux participants de faire le point sur les dernières avancées dans ces deux secteurs. E.F.

Rens. : Imaps France,
tél. 01 39 67 13 73;
www.imapsfrance.org

WWW.ELECTRONIQUE.BIZ

→ **150 MHz pour les flash
série les plus rapides
de l'industrie**

→ **Des microcontrôleurs
8 bits à moins de 50 cents
chez Freescale**

Taper le titre dans la boîte "chercher"

CIRCUITS NUMÉRIQUES

LES FPGA 65 nm POINTENT
LE BOUT DE LEUR NEZ

Xilinx a présenté fin février un prototype fonctionnel de FPGA Cmos 65 nm, premier du genre sur le marché. De son côté, Altera, qui professe par la voix de son CEO John Daane que le plus important n'est pas d'avoir le plus petit transistor mais de répondre à la demande des utilisateurs, affirme qu'il a lui aussi des FPGA dans cette technologie. Des circuits tests auraient même déjà été fabriqués par TSMC. Aucune date n'a toutefois été annoncée par l'introduction de ces FPGA. Ceux de Xilinx devraient faire leur apparition sur le marché dans la deuxième moitié de l'année, ils seront fabriqués par UMC et Toshiba. F.G.

→ chercher dans les archives

OK

Pour retrouver le détail des actualités de nos encadrés "www.electronique.biz", tapez les premiers mots du titre de l'actualité dans la boîte "chercher dans les archives" située en haut à droite de la page www.electronique.biz.